



FIG. 1

	sign bit						
	exponent						
		fraction					
70	S 00000000		all zeroes	0	zero		
71	S 00000000		all zeroes	1	underflow		
72	S 00000000		not all zeroes		denorm		
73	S mixed		any		normalized nonzero		
74	S 1111110		all ones		overflow		
75	S 1111111		all zeroes	N 0UZ Z X	∞		
76	S 1111111		not all zeroes	N 0UZ Z X	NaN		
	msb		lsb msb		lsb		

FIG. 2

rem	-00	-OV	-Q	-UN	-0	+0	+UN	+Q	+OV	+00	NaN
-00	(a)	(b)	(c)	(d)	(e)	(e)	(d)	(c)	(b)	(a)	(f)
-OV	(g)	(h)	(i)	(j)	(k)	(k)	(j)	(i)	(h)	(g)	(l)
-P	-P	(m)	(n)	(o)	(p)	(p)	(o)	(n)	(m)	-P	(q)
-UN	-UN	(r)	-UN	(o)	(s)	(s)	(o)	-UN	(r)	-UN	(t)
-0	-0	(m)	-0	(o)	(p)	(p)	(o)	-0	(m)	-0	(q)
+0	+0	(m)	+0	(o)	(p)	(p)	(o)	+0	(m)	+0	(q)
+UN	+UN	(r)	+UN	(o)	(s)	(s)	(o)	+UN	(r)	+UN	(t)
+P	+P	(m)	(n)	(o)	(p)	(p)	(o)	(n)	(m)	+P	(q)
+OV	(g)	(h)	(h)	(i)	(j)	(j)	(i)	(h)	(h)	(g)	(l)
+00	(a)	(b)	(c)	(d)	(e)	(e)	(d)	(c)	(b)	(a)	(f)
NaN	(u)	(v)	(w)	(x)	(w)	(w)	(x)	(w)	(v)	(u)	(y)

FIG. 3

10	-	[NaN]	1	0	001 10000 0000 11 00000	[sign(op1) NaN op2 f1 f2]
--10	--	[NaN]	0	*	0 001 01000 0000 11 00000	[sign(op1) NaN op2 f1 f2]
--10	--	[NaN]	-	*	0 001 10000 0000 11 00000	[sign(op1) NaN op1 f1 f2]
--10	--	[NaN]	-1	--1	[OM]	[001 10000 0000 11 00000]
--10	--	[NaN]	--1	--1	[Q]	- * [001 10000 0000 10 00000]
--10	--	[NaN]	--1	--1	[UN]	- * [0 001 10000 0000 10 00101]
--10	--	[NaN]	--1	--1	[0]	- * [0 001 10000 0000 10 00000]
--11	--	[Inf]	--10	----	[NaN]	- * [0 001 01000 0000 11 00000]
--11	--	[Inf]	--11	----	[Inf]	- * [0 001 00001 0100 11 10000]
--11	--	[Inf]	-1	--1	[OV]	- * [0 001 00001 0111 10 11001]
--11	--	[Inf]	--1	--1	[Q]	- * [0 001 00001 0100 10 10000]
--11	--	[Inf]	1	--1	[UN]	- * [0 001 00001 0110 10 10101]
--11	--	[Inf]	1	--1	[0]	- * [0 001 00001 0101 10 10000]
--11	--	[Inf]	--10	----	[NaN]	- * [0 001 01000 0000 01 01001]
--11	--	[Inf]	--11	----	[Inf]	- * [0 100 10000 0000 10 00000]
--11	--	[Inf]	-1	--1	[OV]	- * [0 001 00001 1011 00 11001]
--11	--	[Inf]	--1	--1	[Q]	- * [0 001 00001 1000 00 11001]
--11	--	[Inf]	1	--1	[UN]	- * [0 001 00001 1010 00 11101]
--11	--	[Inf]	1	--1	[0]	- * [0 001 00001 1001 00 11001]
-1	--1	[OV]	--10	----	[NaN]	- * [0 001 01000 0000 01 01001]
-1	--1	[OV]	--11	----	[Inf]	- * [0 100 10000 0000 10 00000]
-1	--1	[OV]	-1	--1	[OV]	- * [0 001 00001 0011 00 11001]
-1	--1	[OV]	--1	--1	[Q]	- * [0 000 00000 0000 00 00000]
-1	--1	[OV]	1	--1	[UN]	- * [0 001 00001 0010 00 10101]
-1	--1	[OV]	1	--1	[0]	- * [0 001 00001 0001 00 10000]
-1	--1	[P]	--10	----	[NaN]	- * [0 001 01000 0000 01 00000]
-1	--1	[P]	--11	----	[Inf]	- * [0 100 10000 0000 10 00000]
-1	--1	[P]	-1	--1	[OV]	- * [0 001 00001 0011 00 11101]
-1	--1	[P]	--1	--1	[Q]	- * [0 000 00000 0000 00 00000]
-1	--1	[P]	1	--1	[UN]	- * [0 001 00001 0010 00 10101]
-1	--1	[P]	1	--1	[0]	- * [0 001 00001 0001 00 10000]
-1	--1	[P]	--10	----	[NaN]	- * [0 001 01000 0000 01 00101]
-1	--1	[P]	--11	----	[Inf]	- * [0 010 00100 0000 00 00001]
-1	--1	[P]	-1	--1	[OV]	- * [0 001 00001 0011 00 11101]
-1	--1	[P]	--1	--1	[Q]	- * [0 010 00010 0000 00 00001]
-1	--1	[P]	1	--1	[UN]	- * [0 001 00001 0010 00 10101]
-1	--1	[P]	1	--1	[0]	- * [0 001 00001 0001 00 10101]
1	--1	[UN]	--10	----	[NaN]	- * [0 001 01000 0000 01 00000]
1	--1	[UN]	--11	----	[Inf]	- * [0 010 00100 0000 00 00000]
1	--1	[UN]	-1	--1	[OV]	- * [0 001 00001 0011 00 11001]
1	--1	[UN]	--1	--1	[Q]	- * [0 010 00010 0000 00 00000]
1	--1	[UN]	1	--1	[UN]	- * [0 001 00001 0010 00 10101]
1	--1	[UN]	1	--1	[0]	- * [0 001 00001 0001 00 10000]
1	--1	[0]	--10	----	[NaN]	- * [0 001 01000 0000 01 00000]
1	--1	[0]	--11	----	[Inf]	- * [0 010 00100 0000 00 00000]
1	--1	[0]	-1	--1	[OV]	- * [0 001 00001 0011 00 11001]
1	--1	[0]	--1	--1	[Q]	- * [0 010 00010 0000 00 00000]
1	--1	[0]	1	--1	[UN]	- * [0 001 00001 0010 00 10101]
1	--1	[0]	1	--1	[0]	- * [0 001 00001 0001 00 10000]

FIG. 4